

# 凌陽科技 2022 校園招募 | 畢業新鮮人

## 熱門職缺

職務名稱	科系要求	工作內容	其他條件
軟韌體開發工程師 (AP0360)	電機電子工程相關、資訊工程相關	<ol style="list-style-type: none"> <li>Multimedia Decoder/Display/TCON 軟韌體開發</li> <li>車用多媒體軟硬體系統整合與維護</li> <li>車用 IC FPGA/ASIC 驗證</li> </ol>	<ol style="list-style-type: none"> <li>具 C/C++ 程式撰寫能力</li> <li>具 MPEG1/2/4/H.264 等相關視訊壓縮知識尤佳</li> <li>具影像處理/Display/TCON 相關知識尤佳</li> <li>熟悉 Embedded System 程式開發與作業系統尤佳</li> <li>對車用多媒體系統開發整合有興趣者</li> </ol>
軟體工程師 (AP0350)	電機電子工程相關、資訊工程相關	<ol style="list-style-type: none"> <li>Car infotainment: Multimedia feature development and maintenance.</li> <li>Software packages porting and integration.</li> </ol>	<ol style="list-style-type: none"> <li>Familiar with C/C++ programming</li> <li>Familiar with OS concept and computer architecture</li> <li>Embedded system develop experience</li> <li>English specifications and documents reading skill</li> <li>Nice to have multimedia-related develop experience</li> </ol>
IC 設計工程師 (AP0250)	電機電子工程相關、資訊工程相關	<ol style="list-style-type: none"> <li>負責訊號處理之相關數位電路開發及維護</li> <li>支援影像及音訊相關之數位電路開發及維護</li> </ol>	<ol style="list-style-type: none"> <li>熟悉 Verilog 及一般 IC 設計流程，有數位 IC 實作經驗</li> <li>具備影像、音訊或訊號處理相關背景佳</li> </ol>
數位 IC 設計工程師 (AP0270)	電機電子工程相關	<ol style="list-style-type: none"> <li>負責低功耗小系統的 IP 開發及維護</li> <li>協助低功耗小系統的系統整合</li> </ol>	<ol style="list-style-type: none"> <li>熟悉 Verilog 及一般 IC 設計流程，有數位 IC 實作經驗</li> <li>熟數位信號處理、C/Matlab language 佳</li> <li>對 uart、spi 等周邊界面熟悉者佳</li> </ol>
數位 IC 設計工程師 (AP0280)	電機電子工程相關、資訊工程相關、通信學類	<ol style="list-style-type: none"> <li>研讀 I2C, Uart, UFS, I3C, AXI, AHB spec.,</li> <li>改善現有 IP 的效能以及品質</li> <li>負責 DDR DPHY 設計、驗證與 harden 流程</li> <li>負責 OTP controller 設計</li> </ol>	<ol style="list-style-type: none"> <li>C/C++, Assembly, Verilog, EDA tool(DC, Verdi, PrimeTime)</li> <li>熟悉 Verilog RTL 及 IC 設計流程</li> <li>有數位 IC 及邏輯設計經驗</li> <li>熟 DDR controller 設計或高速介面經驗者佳</li> </ol>
快速驗證平台研發工程師 (AP0260)	電機電子工程相關、資訊工程相關	<ol style="list-style-type: none"> <li>提供 ZEBU 驗證平台</li> <li>優化驗證平台速度及 FLOW</li> <li>建立驗證平台自動化流程</li> </ol>	<ol style="list-style-type: none"> <li>FPGA 經驗佳</li> <li>有數位 IC 實作/驗證經驗</li> <li>熟悉/有興趣 Synopsys Zebu 者佳</li> <li>熟悉/有興趣 IC Validation Flow or Software Bring Up Flow 者佳</li> <li>熟悉/有興趣 自動化 script 語言(Ex: Python)者佳</li> </ol>

數位 IC 設計工程師 (AP0260)	電機電子工程相關、資訊工程相關	SOC integration 1. Chip reset, clock structure design 2. Chip level IP connection and floorplan planning for application 3. Chip level Syn. ,timing ,power environment setup and check (synthesis,primetime,spyglass....) 4. Chip level STA timing check, chip RTL quality check. 5. Co-work with APR team to fix APR issue	研究所以電機、電子、資工相關系所畢，如具下列其一條件者佳 1. 熟悉 Verilog 及 IC 設計流程 2. 有數位 IC 實作/驗證經驗 3. 有 SoC 整合經驗者或技術背景尤佳 4. 有 SoC Power ,DFT 相關經驗或技術背景尤佳 team to fix APR issue
Audio DSP Firmware (ID0210)	電機電子工程相關、資訊工程相關	Audio 演算法開發與實作	1. Audio/DSP basic concepts 2.Audio DSP related C/C++ & assembly language 3.Embedded system development 4.Soundbar/Headphone/Car audio latest technology 5.familiar with operating system: FreeRTOS/Linux is a plus 6.familiar with linux multimedia framework, gstreamer/openmax/ FFmpeg, is a plus 7.familiar with audio codec: mp3/aac/wma/opus/dolby/dts is a plus 8.familiar with audio interface: i2s/pcm, tdm, pdm, s/pdif, is a plus 9.familiar with linux audio system: alsa/pluse audio mixer is a plus
演算法開發工程師 (ID0240)	電機電子工程相關、資訊工程相關	Audio 演算法開發與實作	1.熟悉 digital audio signal processing 2.熟悉 C language, Matlab, 具 DSP processor programming 經驗者尤佳 3.車用/家用音響相關演算法經驗(如 AEC/NR/Filteing/Spatial effect/Reverb/Karaoke effect)
軟韌體工程師 _SDK 2 (ID0310)	電機電子工程相關、資訊工程相關	1. Dolby Atmos and DTS:X soundbar embedded system software - middleware and application development. 2. SoC validation and test program development. 3. Work and test tool development.	必備條件: 1.熟悉 C 程式語言 2.具備閱讀與撰寫英文技術文件能力 3.主動涉獵 coding/tool 相關新知識 4.積極主動、良好的溝通與團隊合作能力 加分條件： 1.具 RTOS 或 embedded system 開發經驗尤佳 2.具 SoC 驗證與 booting 開發經驗尤佳 3.具 audio 產品開發經驗尤佳

			<ul style="list-style-type: none"> <li>4.具 open source porting 經驗尤佳</li> <li>5.具 linux driver 開發經驗尤佳</li> <li>6.具 trace OS kernel code 能力尤佳</li> </ul>
軟韌體工程師_APP (ID0310)	電機電子工程相關、資訊工程相關	1. Dolby Atmos and DTS:X soundbar embedded system software - middleware and application development.	<p>必備條件:</p> <ul style="list-style-type: none"> <li>1.熟悉 C 程式語言</li> <li>2.具 RTOS 或 Embedded System 開發經驗</li> <li>3.熟悉硬體周邊溝通協議(I2C/SPI/UART...)</li> <li>4.閱讀與撰寫英文技術文件能力</li> <li>5.極主動，良好的溝通及協作能力</li> </ul> <p>加分條件：</p> <ul style="list-style-type: none"> <li>1.具備 audio 產品相關開發經驗尤佳</li> <li>2.具 freeRTOS 平台開發經驗尤佳</li> <li>3.熟悉 UML 開發框架或物件導向觀念尤佳</li> </ul>
軟韌體工程師 (ID0320)	電機電子工程相關、資訊工程相關、航太工程相關	<ul style="list-style-type: none"> <li>1.專業(Dolby Atmos,DTS:X 等)音響、智能音響等 Audio SOC 韌體開發及驗證</li> <li>2.提供客戶技術支援，協助功能開發、問題處理等</li> </ul>	<ul style="list-style-type: none"> <li>1.具 Embedded System, C/C++ 程式語言開發兩年以上經驗</li> <li>2.具閱讀英文規格書、撰寫英文技術報告的能力</li> <li>3.熟悉電子電路</li> <li>4.具 QP framework、freeRTOS、Linux 下韌體開發經驗尤佳</li> <li>5.具 Bluetooth、Wifi、USB、HDMI 應用開發經驗尤佳</li> <li>5.曾擔任 Audio IC 廠 FAE 或 Audio 系統廠 RD 從事知名品牌產品開發尤佳</li> <li>6.具積極主動，良好的溝通及協作能力</li> </ul>
藍芽 Bluetooth Firmware/Softwaere 工程師 (ID0410)	電機電子工程相關、資訊工程相關、其他工程相關	<ul style="list-style-type: none"> <li>1. Bluetooth Firmware/Software Development.</li> <li>2. 增進軟體效能與驗證軟體功能</li> <li>3. 面對客戶解決問題</li> </ul>	<ul style="list-style-type: none"> <li>1. 2 年以上 embedded system FW 開發經驗，熟悉 MIPS 或 ARM 平台者為佳</li> <li>2. 1 年以上 embedded OS 或 Linux 上之開發經驗者為佳</li> <li>3. 熟習 Bluetooth 通訊系統，具 1 年以上 Bluetooth 系統，或相關通訊協定相關工作開發經驗者為佳。</li> <li>4. 具數位硬體電路知識為佳</li> <li>5. 必須有良好的團隊精神與溝通協調能力，有責任心，主動積極，抗壓性高，獨立自主可自我要求</li> <li>6. 出差機率高，一年累積時間約三個月以下</li> </ul>

類比 IC 設計工程師 (IP0140)	電機電子工程相關、光電工程相關	Analog/Mixed signal integrated circuit design	<ol style="list-style-type: none"> <li>1. Analog/Mixed Signal circuit design experience such as PLL, A/D, D/A Filter is preferred</li> <li>2. High speed interface circuit design experience is preferred</li> <li>3. Fractiaonal N / Spread Spectrum PLL development experience is a plus</li> </ol>
類比 IC 設計工程師 (IP0110)	電機電子工程相關、資訊工程相關、通信學類	<ol style="list-style-type: none"> <li>1.類比 IC 設計</li> <li>2.ADC/DAC or high speed interface</li> </ol>	具備類比 IC 設計相關經驗者佳
CAD 工程師 (IP0320)	工程學科類、電機電子工程相關、資訊工程相關	<p>RTL to GDSII IC Implementation &amp; Verification based on Synopsys/Mentor Tools:</p> <p>包括: Synthesis (DCNXT), Equivalence-Check (FM), Design-for-Testability(DFTC), Auto-Test-Patten-Generation(TetraMAX) Static-Timing Analysis(PT), Place &amp; Route(ICC2), Clock-Tree-Synthesis(CTS), RC Extraction(StarRC), Cross-Talk Fixing(PTSI), IR-Drop/EM Analysis(PrimeRail/RH), Dynamic/Leakage Power Optimization, DFM and Multi-Voltage Low-Power Design(UPF), LVS/DRC(Calibre), ... etc.</p>	<ol style="list-style-type: none"> <li>1. 碩士/大學 畢業</li> <li>2. 懂 IC Design/Implementation Flow, IC Design Verilog Coding 或 Perl/TCL programming 尤佳</li> </ol>

公司福利族繁不及備載，我們期待&樂意與您見面聊聊

履歷投遞傳送門：<https://www.104.com.tw/company/axyilo0> (先投遞者先面談)

我們期待更多優秀人才加入凌陽科技大家庭 😊

如有職缺相關問題歡迎聯繫我們

E-mail: [aries.hsu@sunplus.com](mailto:aries.hsu@sunplus.com)

欲了解更多公司資訊請至：<https://w3.sunplus.com/tw/index.asp>